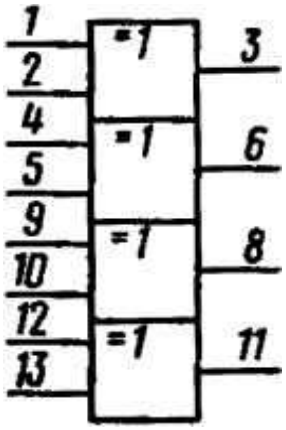
# К555ЛП12, КМ555ЛП12

Микросхемы представляют собой четыре двухвходовых логических элемента Исключающее ИЛИ с открытым коллекторным выходом. Содержат 100 интегральных элементов. Корпус типа 201.14-1, масса не более 1 г и 201.14-8, 2102.14-2, масса не более 2,3 г.




Условное графическое обозначение К555ЛП12, КМ555ЛП12

Назначение выводов: 1 - вход D1; 2 - вход D2; 3 - выход Q1; 4 - вход D3; 5 - вход D4; 6 - выход Q2; 7 - общий; 8 - выход Q3; 9 - вход D5; 10 - вход D6; 11 - выход Q4; 12 - вход D7; 13 - вход D8; 14 - напряжение питания.

## Таблица истинности

| Вход | | Выход |
|---|---|---|
| D1 | D2 | Q |
| 0 | 0 | 0 |
| 0 | 1 | 1 |
| 1 | 0 | 1 |
| 1 | 1 | 0 |

## Электрические параметры

Номинальное напряжение питания .....5 В + 5%
Выходное напряжение низкого уровня:

- при $I^0_{вых}$ = 4 мА .....≤ 0,4 В
- при $I^0_{вых}$ = 8 мА .....≤ 0,5 В

Ток потребления.....≤ 10 мА
Входной ток низкого уровня.....≤ |-0,8| мА
Входной ток высокого уровня.....≤ 40 мкА
Выходной ток высокого уровня .....≤ 100 мкА

Потребляемая мощность .....52,5 мВт
Время задержки распространения при включении
(выключении) .....≤ 30 нс

Примечание. Ток потребления измеряется при открытых выходах и при 4,5 В на одном из входов и заземленном другом входе.